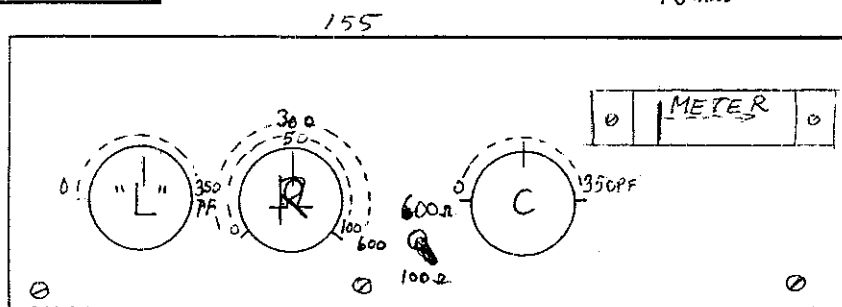
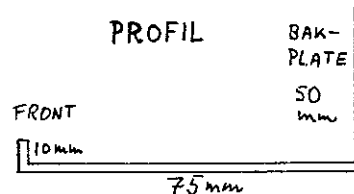
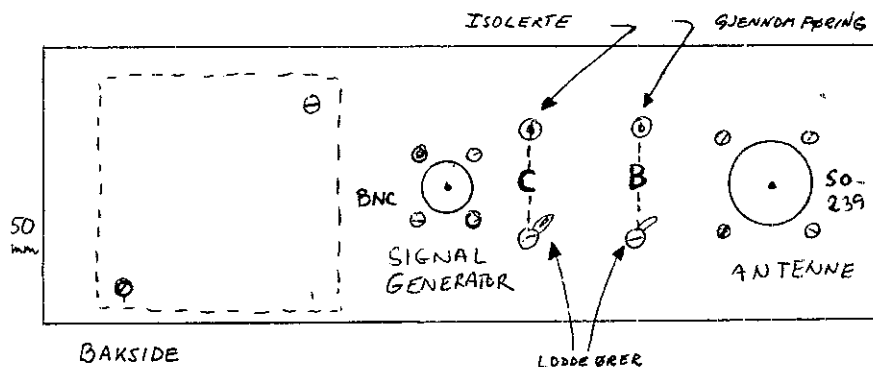


Fig. 4.  
Ferrit transformator, for bruk sammen med HF-mottaker.



FRONT PLATE



BAKSIDE

Figur 3  
Forslag til utforming av front og bakplate.  
Chassiset ble bukket i profil som vist,  
med løs front, dette fordi det var svært  
vanskelig å måle til huller for festing av  
kondensatorer og hull i frontplate  
samtidig. Fronten er festet med pop-nagler.

## Repeater-Squelch

Av LA6QM Åge Karlsen

Ofte ønsker en å være QRV på repeaterne uten å måtte lytte til hele QSO'er. En måte å gjøre dette på er å lage en tidsforsinkelse for utkobling av høyttaleren. Fig. 2. Telleren 74LS161 starter samtidig som repeateren åpnes. Hvor fort den teller, avgjøres av innstillingen av potmeter 100 k i klokkekretsen. Når både utgang 11 og 12 går høy, går utgangen på 74LS00 lav og telleren stopper. Samtidig stenger transistor BC337, og høyttaleren kobles fra.

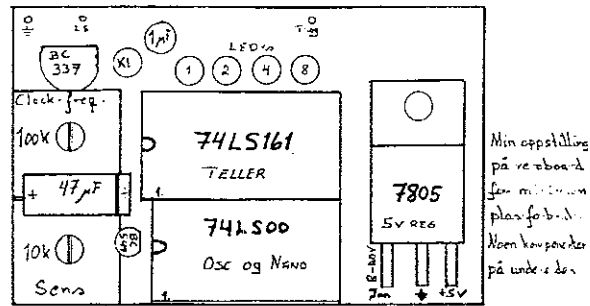
Straks repeateren stenger, går triggeret høyt, BC 549 åpner og telleren nullstilles. Triggeret må finnes inne i transceiveren, eventuelt rundt lysdioden som

indikerer innkommende signal. Siste port i 74SL00 kan da brukes til invertering inn mot BC549.

En annen metode er å bruke releer som vist i fig. 3. Ved signal inn på mottakeren, trigges Q1, og K1 trekkes. Kortslutningen av C opphører, og denne lades opp. Ladetiden avhenger av verdien på R. Når spenningen blir stor nok, åpner Q2 og K2 trekkes. Høyttaleren koples fra. Når repeateren faller, kortsluttes C slik at den skal starte med null ladning dersom repeateren startes på nytt umiddelbart. Diodene over relepolene skal beskytte transistorene mot overspenninger.

Transistor Q2 bør ha god forsterkning for å kunne få lang tidskonstant på innkoblingen. Oppstillingen med de releer jeg brukte, trakk ca. 30 mA.

Fig. 1.



REPEATER - SQUELCH

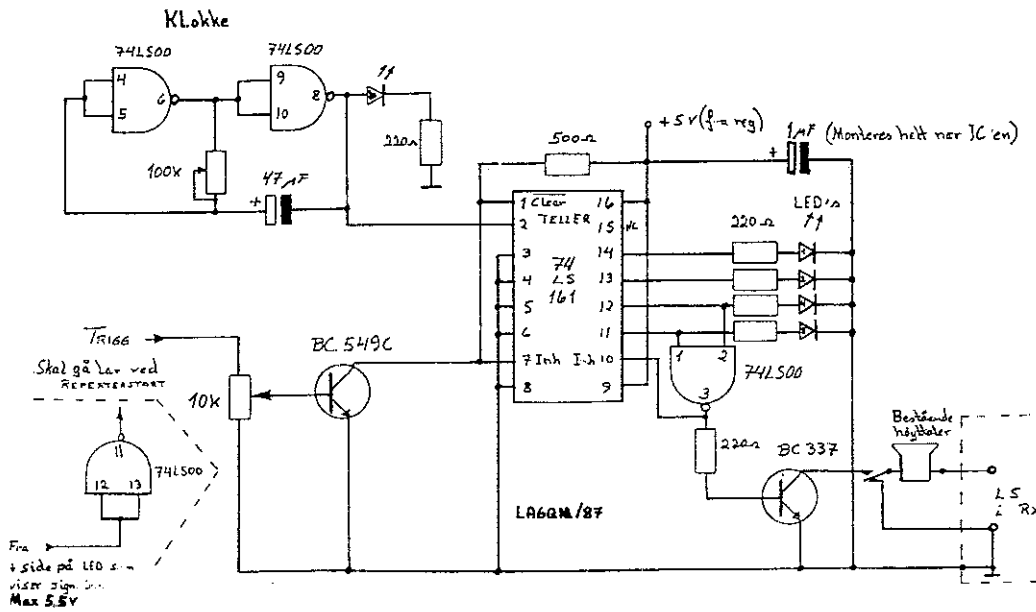


Fig. 2.

IC	Snå	+5V
74LS00	7	14
74LS161	8	16

Fig. 3.

